UNIVERSIDAD DE GRANADA

CITIC

Tesis Doctoral: LOW-COST SOFT-ERROR HARDENED D-LATCH IN NANO CMOS TECHNOLOGY

19/12/2023

Tesis

- **Título:** LOW-COST SOFT-ERROR HARDENED D-LATCH IN NANO CMOS TECHNOLOGY.
- **Autora:** D.ª Seyedehsomayeh Hatefinasab.
- **Dirección:** Dr. D. Noel Rodríguez Santiago y Dr.ª D.ª María Encarnación Castillo Morales.
- **Fecha y hora:** martes, 19 de diciembre de 2023, a las 11:00 horas.
- **Lugar:** Salón de Grados de la Facultad de Ciencias.
- **Unidad Temática de Investigación:** EE-ICT.
- **Grupo de Investigación:** TIC-250 y TIC-127.



Copyright© 2026 Universidad de Granada